

編號	類型	名稱	尺寸(mm)	特徵/簡易說明
1	載板	ADI_Cbm_CB	38 * 36 * 9	本開發套件包含 ADI 亞德諾半導體 ADcmXL3021 三軸振動偵測模組，以及 Yutech 提供專用 Pmod 介面轉板，配置 I2C 溝通介面及 2 支 GPIO 控制腳位。ADcmXL3021 整合 3 軸加速規、完整訊號處理與分析功能、介面控制處理以及警示監控，可應用於振動分析與 Condition-Based Monitoring(CBM)，進而檢測儀器的損耗程度與壽命等工業 4.0 場域之應用。
2	載板	ADI_Smoke_CB	23 * 48 * 9	本開發套件中，包含 ADI 亞德諾半導體 EVAL-ADPD188BIZ 光學式煙霧偵測模組，以及 Yutech 提供專用 Pmod 介面轉板，其中包含 I2C、SPI 之溝通協議及 2 支 GPIO 控制腳位。ADPD188BIZ 採用了光學式的雙波長量測技術，實現了專用於煙霧偵測的完整光度系統，可應用於煙霧偵測及氣融膠偵測等應用。
3	載板	ADI ToF Module	78 * 17 * 22	模組為亞德諾半導體(ADI)提供之高性能 3D 飛時測距(Time of Flight, ToF)系統，包含訊號處理、雷射驅動和電源管理等區塊，主要應用於車用電子產業、安全監視系統、工業 4.0 與健康照護等場域。*因應 ADI ToF 模組為高單價技術推廣，參賽者提供詳細企劃後由 ADI 決定派發給獲選參賽隊。
4	載板	TriAnswer BLE	32 * 49 * 15	本 Tri_BLE 開發主板，屬於 Yutech 「為低功耗、穿戴式設備而生的多功能組裝開發套件平台」系列套件之首。目前此開發主板總共有 6 個類比輸入腳位、13 個數位 I/O 腳位，與周邊溝通的介面採 PMOD 腳位，包含 UART、I2C，此外亦具備 BLE 5.0 無線傳輸功能，協助開發者因應自身需求進行開發。
5	SENSOR	TriAnswer ECG	32 * 12 * 20	主要應用場景為心電訊號(Electrocardiogram, ECG)感測，心電訊號與心血管、心臟疾病息息相關，常用於醫院疾病診斷，使用者可搭配醫療使用的濕式電極，與 Tri_BLE 相互連結，即可取得高品質的心電訊號，黏貼不同的量測位置，可取得不同導程(leads)之訊號。
6	SENSOR	TriAnswer EEG	32 * 12 * 20	主要應用場景為腦電(Electroencephalography, EEG)感測，腦電訊號常用於癲癇、睡眠障礙等等的診斷，使用者可搭配醫療使用的濕式電極，將本基板與 Tri_BLE 相接進行資料取樣，即可取得單通道的腦電訊號。
7	SENSOR	TriAnswer EMG	32 * 12 * 20	主要應用於肌電(Electromyography, EMG)感測，肌電訊號常用於肌肉活動的檢測，使用者可搭配醫療使用的濕式電極，將本基板與 Tri_BLE 相接進行資料取樣，即可取得單通道的肌電訊號。
8	SENSOR	TriAnswer PPG	32 * 12 * 12	使用 OSRAM-歐司郎光電半導體與 ADI-亞德諾半導體的元件製作，其主要應用於光電容積變化訊號(Photoplethysmography, PPG)感測，PPG 訊號與心率息息相關，可間接計算血氧濃度、與 ECG 訊號搭配估算血壓。
9	SENSOR	TriAnswer TEMP	32 * 12 * 12	主要應用場景為環境溫度量測，同時亦可搭配智慧衣進行體溫量測。可量測溫度範圍約為-40°C~125°C，並採用 ADI-亞德諾半導體的溫感元件來取得更精準之平均溫度資訊。
10	SENSOR	TriAnswer Cloth	32 * 12 * 20	主要應用場景為心電與呼吸訊號量測，其所反應之心肺功能為人體相當重要生理活動。使用者可以搭配 Yutech 與天疆實業共同開發之智慧衣來使用，將 Tri_Cloth、智慧衣與 Tri_BLE 連接，即可實現穿著衣服量測心電與呼吸訊號的情境。
11	開發板	PYNQ-Z2	140*90*20	使用 Python 語言庫，設計人員可以利用 Zynq 中可編程邏輯和微處理器的優勢來快速構建高性能的嵌入式應用程序。具有極豐富又實用的外部設備，例如千兆乙太網路、USB、UART、HDMI 輸入輸出、數位音頻輸入輸出、大容量 DDR、LED、Pushbutton、Switch 等，還提供兼容 Arduino、RPI、Pmod 的擴充接口。
12	開發板	EGO-XA7	130*80*18	EGO-XA7 是一元素科技基於 Xilinx Artix-7 FPGA 研發的可攜式數模混合基礎教學平台。配備的 FPGA (XC7A35T-1CSG324C)具有大容量高性能等特點，能實現較複雜的數位邏輯設計；在 FPGA 內可以構建 MicroBlaze 處理器系統，可進行 SoC 設計。該平台擁有豐富的週邊，以及靈活的通用擴展介面。